| **Missions** | **Répartition** | **Deadline** | **Fait/Pas fait** |
| --- | --- | --- | --- |
| 1. Description et Table de vérité | * Ismail * Sofiane | —------------------------ | * Fait |
| 1. Simplification Boole | * Sofiane | 23/12 | * Fait |
| 1. Simplification Karnaugh | * Ismail (t, c et b) * Sofiane (p, g et e) | 27/12 | * Fait * Fait |
| 1. Implémentation et simulation de circuit et sous-circuit pour chaque sortie | * Ismail (t, c et b) * Sofiane (p, g et e) | 30/12 & 31/12 | * Fait * Fait |
| 1. Assemblage de la 4) sur un circuit complet et simulation de celui-ci | \*Pas encore d’idée de comment répartir car en soit je pense que c’est celui qui veut le fait…\* | Avant le 10/01 | * Fait |

======================================================================

* ***Le code couleur signifie que l’un ne peut pas être fait sans l’autre, exemple : si tu ne fais pas la simplification ou si je la fait pas on ne pourra pas faire le circuit. L’assemblage dépend logiquement de nos circuits que l’on a faits.***
* ***Pour le Gris ça signifie que l’on peut être laxiste sur le temps et que tu peux le faire si tu trouves ça facile.***
* ***Aussi pour les circuits tu m’envoies simplement un screen de ton circuit dans le dossier “circuit” comme ça je peux le reproduire pour l’assemblage !***
* ***Finalement, je préférerais que tu me donnes le dossier du circuit que tu ajoutes dans ton dossier s’il te plaît, donne aussi une image de tous les potentiels sous circuits que tu fais.***